

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

04-036997

(43) Date of publication of application: 06.02.1992

(51)Int.CI.

H05B 41/24 HO2M 7/538

(21)Application number: 02-142548

(71)Applicant: TOSHIBA LIGHTING & TECHNOL

CORP

(22)Date of filing:

31.05.1990

(72)Inventor: ONODERA YOSHINOBU KIMURA MITSUTOSHI

NAKANO KATSUAKI

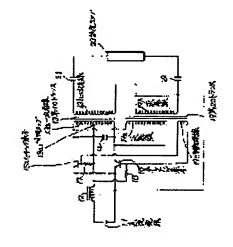
ISHIZUKA AKIO

(54) LIGHTING DEVICE FOR ELECTRIC DISCHARGE LAMP

(57)Abstract:

PURPOSE: To construct transformers in small size by parallelly connecting the primary windings of No.1 and No.2 transformer, connecting the primary winding of the No.1 transformer in series to the secondary winding of the No.2 transformer, superposing AC voltage induced in the No.1 transformer secondary winding over the AC voltage induced in the No.2 transformer secondary winding, and thereby obtaining a voltage to be impressed on a discharge lamp.

CONSTITUTION: When No.1 transistor 15 is turned on, a voltage is induced in secondary winding 13b, and at the same time, electric charges stored on a capacitor 14 flow to the secondary winding 19a of No.2 transformer 19. Now a voltage is induced in this secondary winding 19b, and the voltages of the two secondary windings 13b, 19b are superposed, and the result is impressed on a discharge lamp 23. When No.2 transistor 16 is turned on, contrary electric charges stored on the capacitor 14 induce the opposite voltage in the secondary winding



19b, and the voltages of these two secondary windings 13b, 19b are superposed, and the resultant is impressed on the discharge lamp 23.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]





[Date of registration]
[Number of appeal against examiner's decision of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office





19日本国特許庁(JP)

11 特許出願公開

@ 公 開 特 許 公 報 (A)

平4-36997

⑤Int. Cl. 5

識別記号

庁内整理番号

匈公開 平成4年(1992)2月6日

H 05 B 41/24 H 02 M 7/538

U 7913-3K 8730-5H

審査請求 未請求 請求項の数 2 (全5頁)

図発明の名称 放電ランプ点灯装置

②特 頭 平2-142548

❷出 願 平2(1990)5月31日

@発 明 者 小 野 寺 義 伸 東京都港区三田1丁目4番28号 東芝ライテツク株式会社

内

@発・明 者 木 村 光 俊 東京都港区三田1丁目4番28号 東芝ライテツク株式会社

内

②発 明 者 中 野 勝 昭 東京都港区三田1丁目4番28号 東芝ライテック株式会社

内

@発 明 者 石 塚 明 朗 東京都港区三田1丁目4番28号 東芝ライテック株式会社

内

⑦出 願 人 東芝ライテック株式会 東京都港区三田1丁目4番28号

社

四代 理 人 弁理士 樺 沢 襄 外3名

明知识

1. 発明の名称

放電ランプ点灯装置

2. 特許請求の範囲

(1) 直流電源と、.

中間タップを有する一次巻線および二次巻線を備え、前記一次巻線の中間タップに直流電源の一端が接接された第1のトランスと、

前配直流電源の他端および前記第1のトランスの一次巻級の回端間に接続され制御端子を有する2つのスイッチング素子と、

一次整線、二次整線および制御登線を有し、この一次整線が前記第1のトランスの一次整線に並列に接続され、この制御巻線の両端がそれぞれ前記スイッチング素子の制御端子に接続され、前記第1のトランスの二次登線に二次登線が直列に接続された第2のトランスと、

前記第1のトランスの二次巻線および前記第2のトランスの二次巻線の出力にて付勢される放
でランプと

を具備したことを特徴とする放電ランプ点灯 装置。

(2) 一方に一次巻線の端子および二次巻線の低圧側の端子を有する2つのトランスを備え、前記一次巻線が並列接続され、前記二次巻線が直列接続された放電ランプ点灯装置において、

前記トランスは、一次巻線の端子を対向して配設するとともに、前記二次巻線の低圧例の端子を共通接地したことを特徴とする放電ランプ点灯装置。

3. 発明の詳細な説明

(発明の目的)

(座築上の利用分野)

本発明は、2つのトランスを用いた放電ランプ点灯装置に関する。

(従来の技術)

従来のこの類の放電ランプ点灯装置としては、 たとえば第4図に示す機成が知られている。

この第4図に示す構成は、直流電源11の正極が、インダクタ12を介して第1のトランス13の一

- 1 -



特闘平 4-36997(2)

接続されている。

このように、トランス13、19を2つにすると、各トランス13、19の出力を小さくできるので、トランス13、19の小型を図れ、装眉全体が小形化する。

(発明が解決しようとする課題)

しかしながら、上記従来例の構成の場合、第1のトランス13の低圧側は、中間タップ13:17を有する一次整額13と制御整棚13にとが形成され、第2のトランス19の低圧側は、中間タップ19:17を有する一次整線19:が形成され、それぞれ5つと、4つとの端子が形成され、構成が非常に煩雑である問題を有している。

本発明は、上記問題点に鑑みなされたもので、 2つのトランスを用いて装置の小形化を図るとと もに、構成を容易にした放電ランプ点灯装置を提 供することを目的とする。

(発明の構成)

(課題を解決するための手段) 請求項1記載の放電ランブ点灯装置は、選流

次色線 13 a の中間 タップ 13 a Tに 接続されている。また、一次 巻線 13 a には、並列にコンデンサリが接続され、一次 巻線 13 a の一端は、 第 1 のトランジスタ 15のコレクタ・エミッタを介して、 庭流で 頭 11の 負極に、一次 巻線 13 a の他 端は、 第 2 のトランジスタ 16のコレクタ・エミッタ を介して、 同様に 庭流 電源 11の 負極に 接続されている。 そして、 近抗 17、 18を介して、 インダクタ 12と一次 巻線 13 a の中間 タップ 13 a Tとの 間に 接続されている。に、 制御 巻線 13 c に それぞれ接続されている。

さらに、第1のトランス13の一次咎線131に 対して並列に、第2のトランス19の一次卷線131 が接続され、この一次巻線131の中間タップ1917 は、第1のトランス13の一次巻線131の中間タップ1917 11の正極に接続されている。

また、第1のトランス13の二次総線13b と第 2のトランス19の二次総線19b とは直列に接続され、コンデンサ21, 22を介して、放電ランプ23に

— 3 —

請求項2 記載のものは、一方に一次巻級の増 子および二次巻級の低圧側の増子を育する2つのトランスを備え、前記一次巻線が並列接続され、 前記二次巻級が直列接続された放電ランプ点灯装 個において、前記トランスは、一次巻線の始子を 対向して配股するとともに、前記二次巻級の低圧 側の蟷子を共通接地したものである。

(作用)

請求項2記載のものは、2つのトランスを用いたことにより、装皿の小型化を図り、また、第1のトランスと第2のトランスの一次幾線の場子を対向させて配設するとともに、各トランスの二次巻線の低圧側の場子を共通接地して、構成を容

- 5 **-**



曷にする。

(実 施 例)

以下、本発明の放電ランプ点灯装置の一実施例を図面を参照して説明する。

なお、 従来例に示す第 4 図に対応する部分は、 同一符号を付して説明する。

2 gとも同様に対向して配設され、電気的および機 械的に接続配設されている。また、第1のトランス13および第2のトランス19の背面には、放熱用 の段差が形成されている。そうして、プリント回 路茲板25に配設され、このプリント回路茲板25に は入力端子コネクタ26および出力端子コネクタ27 が両端に配設されている。なお、第3図では他の 電子部品は省略している。

- 7 -

次に、上記契権例の動作について説明する。 直流電源11からの直流は、インダクタ12で平 滑され、いずれかのトランジスタ15、16がオンすることにより始動する。その後は、側御巻線19 c に誘起される制御出力に従って、トランジスタ15. 16が交互にオンされる。そして、第1のトランジスタ15. スタ15がオンされたときは、直流電源11、インダクタ12、第1のトランス13の一次巻線131の開路で電流が流れて、二次巻線1316に電圧が誘起されるともに、コンデンサ14に蓄えられた電荷が第.2 9

特開平 4-36997(3)

そして、第1のトランス13の二次巻級13b と、第2のトランス19の二次巻線19b とは直列接続され、コンデンサ21およびコンデンサ22を介して、たとえば O A 機器のバックライト用の冷陰極等の放電ランプ23に接続されている。また、第1のトランス13の二次巻線13b と第2のトランス19の二次巻線19b とは、共通接地され、直旋電源11の負級に接続されている。

また、第1のトランス13と第2のトランス19 とは、第2図および第3図に示すように、電気的 および機械的に接続されている。

第1のトランス13の一次巻線131の両端11.1bと、第2のトランス19の一次巻線131の両端21.2bとは、それぞれ対向して配設され、また、第1のトランス13の二次巻線13bの低圧側の端子1gと、第2のトランス19の二次巻線13bの低圧側の端子

- 8 -

このようにして、2つの第1および第2のトランス13, 19の二次巻線13b , 19b に誘起される電圧を重量することにより、放電ランプ23の電圧・を得ているので、各二次巻線13b , 19b に誘起される電圧は、低くてすみ、各第1および第2のト

- 9 -



ランス18、19を小型に形成することができる。

なお、スイッチング数子および接続は上記契 施例に示すものに限らず、他のブッシュブル形式 のものでもよい。

また、 値 流 電 瀬 刊 は 、 商 用 交 流 を 平 滑 整 流 した も の あ る い は バッテ リ で も よ い 。

(発明の効果)

請求項1記報の放電ランプ点灯袋間によれば、第1のトランスの一次巻線および第2のトランスの二次巻線および第2のトランスの二次巻線および第2のトランスの二次巻線および第2のトランスの二次巻線とにおったのでで、数値のトランスの大きさをかできるのでで、数値のトランスに制御巻線を設けたので、構成を容易にすることができる。

請求項2記服の放電ランプ点灯装置によれば、

- 11 -

特開平 4-36997(4)

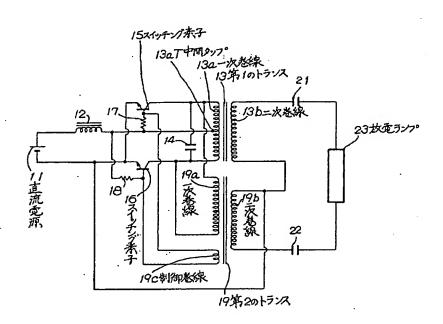
2つのトランスを用いたことにより各トランスの小型化を図ることができるので、装置の小型化を図ることができるともに、第1のトランスと第2のトランスの一次巻線の端子を対向させて配設するとともに、各トランスの二次巻線の端子を共通接地することにより、構成を容易にすることができる。

4. 図面の簡単な説明

第1図は本発明の一実施例の放電ランプ点灯装置を示す回路図、第2図は同上2つのトランスの電気的接続を示す回路図、第3図は同上トランスのプリント回路拡板への機械的接続を示す回路図、第4図は従来例を示す回路図である。

11・・ 直流電源、13・・ 第 1 のトランス、
13a ・・ 一次 巻線、13b ・・ 二次 巻線、13a T・・
中間 タップ、15. 16・・ スイッチング素子として
のトランジスタ、19・・ 第 2 のトランス、19a ・
・ 一次 巻線、19b ・・ 二次 巻線、19c ・・制御 巻線、23・・ 放電ランプ。

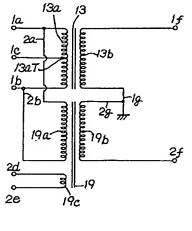
- 12 -



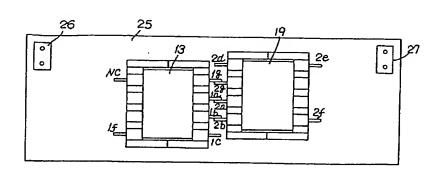
第1四.



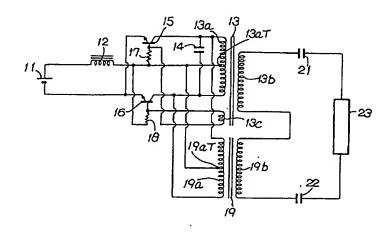








第 3 图



第 4 図